

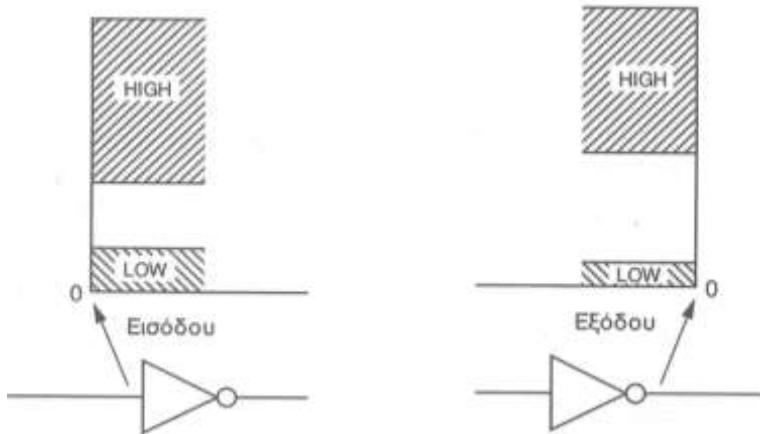
**ΨΗΦΙΑΚΑ ΗΛΕΚΤΡΟΝΙΚΑ ΙΙ
ΦΥΛΛΟ ΕΡΓΑΣΙΑΣ 02 ΛΟΓΙΚΕΣ ΟΙΚΟΓΕΝΕΙΕΣ**

ΤΜΗΜΑ :

ΗΜΕΡ :

ΟΝΟΜΑ:

1. (α) Να σημειώσετε στο πιο κάτω σχήμα τις τυπικές τάσεις των λογικών επιπέδων εισόδου και εξόδου της πύλης NOT της λογικής οικογένειας TTL.



- (β) Να εξηγήσετε γιατί το γινόμενο ταχύτητας - ισχύος (speed - power product) χρησιμοποιείται για σύγκριση των λογικών οικογενειών.

.....

2. Να αναφέρετε 4 μέτρα προστασίας των IC MOS για να τα προστατέψουμε από τον στατικό ηλεκτρισμό.

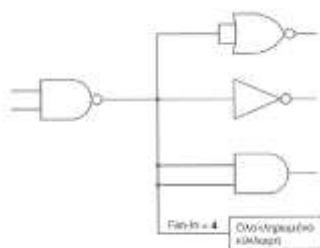
(α)

(β)

(γ)

(δ)

3. Να υπολογίσετε σε πόσες εισόδους άλλων πυλών μπορεί να οδηγήσει η έξοδος της πύλης NAND όταν το βασικό στοιχείων των κυκλωμάτων είναι διπολικά τρανζίστορς.



Απάντηση:

.....

